

Corrigé type du rattrapage

اللقب :	الإسم :	الفوج :
<p>Exercice N°01 : (10 pts)</p> <p>1. Parmi les 40 broches du microprocesseur 8085, il y a des broches qui transportent les données et celles qui transportent les adresses, quel est :</p> <p><i>01 pt</i> - le nom et le nombre des broches de données : Bus de données / 08 broches (D0- D7)</p> <p><i>01 pt</i> - le nom et le nombre des broches d'adresses : Bus d'adressese / 16 broches (A0- A15)</p> <p><i>02 pt</i> - la taille de la mémoire adressable pour un μP de 4 broches de données et 8 broches d'adresses (Ecrire les détails):</p> <p style="padding-left: 40px;">8 broches d'adresse $\Rightarrow 2^8 = 128$ emplacement mémoire.</p> <p style="padding-left: 40px;">4 broches de données $\Rightarrow 128$ emplacements de 4 bit $\rightarrow 512$ bits.</p> <p><i>01 pt</i> - la taille de la mémoire adressable pour un μP de 8 broches de données et 8 broches d'adresses :</p> <p style="padding-left: 40px;">8 broches d'adresse et 8 broches d'adresse $\rightarrow 128$ emplacements de 8 bit $\rightarrow 1024$ bits</p> <p>2. Un autre microprocesseur de 20 broches d'adresse et de 8 broches de données sera utilisé dans un projet nécessitant une grande capacité de mémoire, si les 8 premiers Ko seront réservés à une mémoire ROM :</p> <p>a- Combien de blocs mémoire RAM de 4Ko peuvent être connectés à ce processeur ?</p> <p>b- Donnez l'adresse de début et l'adresse de fin de chaque bloc mémoire.</p>		
<p><i>02 pt</i> a) 20 broches d'adresse $\Rightarrow 2^{20} = 2^{10} * 2^{10} = 1024 K$ emplacement mémoire.</p> <p>$1024 K - 8 K = 1016 K$</p> <p>$1016 / 4 = 254$ blocs de 4 Ko</p> <p><i>03 pt</i> b) Pour adresser 4Ko, on a besoin de :</p> <p>$4Ko = 2^2 * 2^{10} = 2^{12} \rightarrow 12$ ligne (de A0-A11)</p>		

Exercice N° 02 : (05 pts)

Si les continues initiales des registres A et C sont successivement 01H et FFH, déterminez le contenu de ces registres ainsi que l'état des drapeaux (Flags) après l'exécution successive des instructions de la première colonne du tableau ci-dessous.

Instruction	Registre A	Registre C	S	Z	AC	P	CY
01pt ADD C	00H	01H	0	1	1	1	1
01pt ADI 7B	7BH	01	0	0	0	1	0
01pt MOV C, A	7BH	7BH	0	0	0	1	0
01pt INR A	7CH	7BH	0	0	0	0	0
01pt SUI 7C	00H	7BH	0	1	1	1	0

Exercice N° 03 : (05 pts)

Écrivez un programme en langage assembleur qui charge les deux cases mémoire 2000 et 2001 par les valeurs 10H et 20H successivement puis permute leurs continues.

Programme : 0x / instruction

```
LXI H,2000
MVI M, 10
INR L
MVI M,20
MOV A,M
DCR L
MOV B,M
MOV M,A
INR L
MOV M,B
```

للإطلاع على التصحيح النموذجي ثم نقاط الإمتحان يرجى مسح الصورة المقابلة



بالتوقيع