

TPs Conception des circuits intégrés numériques analogiques CMOS

TP 1 : Initiation sur le logiciel Orcad PSpice

1. Le Logiciel SPICE

SPICE (Simulation Program with Integrated Circuit Emphasis) est un logiciel libre de simulation généraliste de circuits électroniques analogiques. Il permet la simulation au niveau du composant (résistances, condensateurs, transistors) en utilisant différents types d'analyses : point de polarisation (courant continu) ; analyse fréquentielle pour petits signaux et bruit (courant alternatif linéaire) ; transitoire.

2. Historique

SPICE a été créé à l'université de Californie (Berkeley) au début des années 1970 par l'équipe de Ron Rohrer, dont en particulier Larry Nagel. C'est devenu par la suite le standard des simulateurs analogiques. Trois versions se sont succédé dont la dernière, SPICE3, date de 1985. Il est disponible sous licence BSD.

Différents avatars commerciaux existent depuis les années 1980. Parmi les plus célèbres, on peut citer IS_SPICE, PSpice, MICROCAP, HSpice, ELDO, etc.

Aujourd'hui le paysage de la simulation analogique tend à se modifier lentement avec le développement de langages de description matérielle évolués tels que le Verilog-A et le VHDL-AMS. Ceux-ci permettent une plus grande flexibilité de modélisation en facilitant la modélisation mixte analogique-numérique et en autorisant l'écriture d'un modèle sous la forme d'un système d'équations différentielles quelconques. On peut également signaler l'existence d'une extension AMS à SystemC qui a été spécifiée par l'Open SystemC Initiative (OSCI) et implémentée pour l'institut Fraunhofer pour les circuits intégrés.

3. Fonctionnement

SPICE (Simulation Program with Integrated Circuit Emphasis) est un logiciel libre de simulation généraliste de circuits électroniques analogiques. Il permet la simulation au niveau du composant (résistances, condensateurs, transistors) en utilisant différents types d'analyses : point de polarisation (courant continu) ; analyse fréquentielle pour petits signaux et bruit (courant alternatif linéaire) ; transitoire.

Dans son forme originale, vous indiquez à Spice quels sont les éléments du circuit (résistances, condensateurs, etc.), puis entrez le schéma de circuit sous forme de fichier ASCII indiquant À quels nœuds chaque élément est connecté. Un numéro est attribué à chaque nœud. Il existe toujours un nœud de masse, ayant le numéro 0. Vous Indiquez à Spice les informations que vous souhaitez - conditions de biais, réponse en fréquence et / ou réponse transitoire. Spice fait l'analyse du circuit et faire sortir les résultats sous forme de fichier ASCII. Utiliser Spice n'est pas très intuitif, car l'entrée est un fichier ASCII et non un schéma électrique, et la sortie est un autre fichier ASCII aussi au lieu d'un graph.

Plusieurs entreprises ont développé des interfaces utilisateur graphiques pour Spice, qui facilitent son utilisation. Un des plus populaire est PSPice. PSpice fournit une version gratuite de son programme destinée aux étudiants qui peut être téléchargée à partir du site www.pspice.com.

SPICE utilise des composants élémentaires modélisés par un ensemble d'équations. exemple, pour une résistance, on a tout simplement la loi d'Ohm Par $U=RI$.

Le fait de relier ces composants entre eux permet de créer un système d'équations à l'aide des lois de Kirchhoff. Celui-ci est linéarisé localement autour du point de polarisation courant si besoin et résolu. En non-linéaire, il faut alors itérer jusqu'à convergence (point fixe) avant de passer au pas de temps suivant. Il arrive toutefois que le système ne converge pas, lorsqu'il est mal conditionné ce qui est souvent provoqué par des nœuds en haute impédance.

3.Netlists SPICE

Les Netlists SPICE sont les fichiers d'entrée du simulateur. Ils comportent la liste des composants avec (dans l'ordre) :

leur type et référence (R3 est une résistance) ; les nœuds auxquels ils sont reliés (deux pour une résistance, trois pour un transistor bipolaire...) ; la valeur dans les cas simples ; éventuellement le modèle (jeu de paramètres utilisés) ; éventuellement une liste de paramètres permettant d'altérer le modèle utilisé.

Exemple de Netlist SPICE

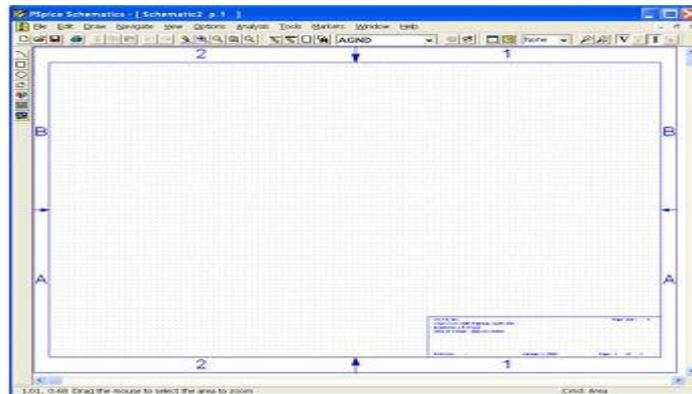
* source ACC

```
R_R1      N00985 N00972  3.3k
R_R2      0 N00972  3.3k
V_V1      N00985 0
+SIN 0 5 1K 0 0 0
```

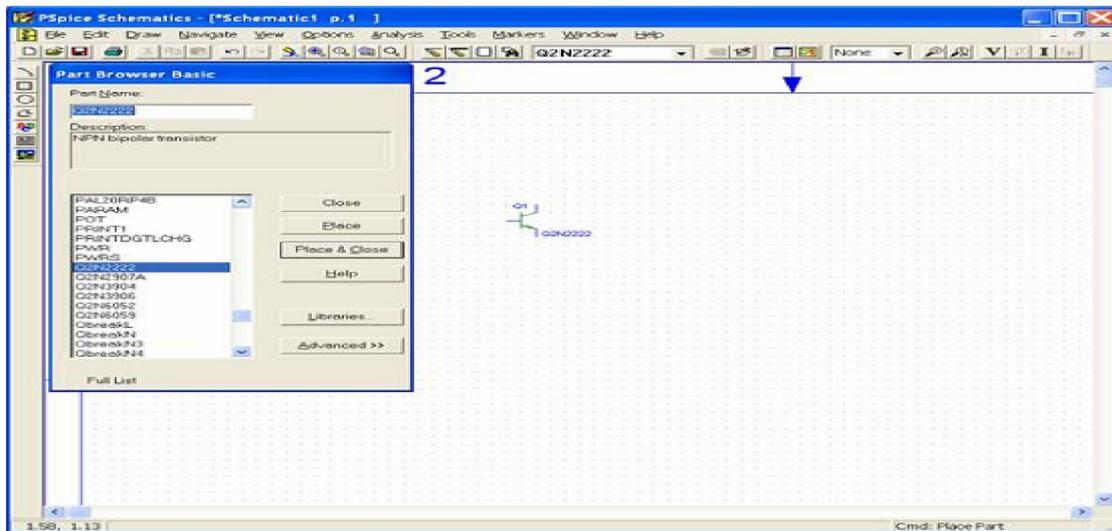
On a ici un générateur sinusoïdal de 0V offset et 5 V à 1 kHz à l'entrée d'un circuit RC passe-bas.

4.Démarrage du PSpice

Pour utiliser PSpice, commencez par le programme PSpice Schematics. Lorsque vous démarrez, vous obtenez un écran qui ressemble à ceci:

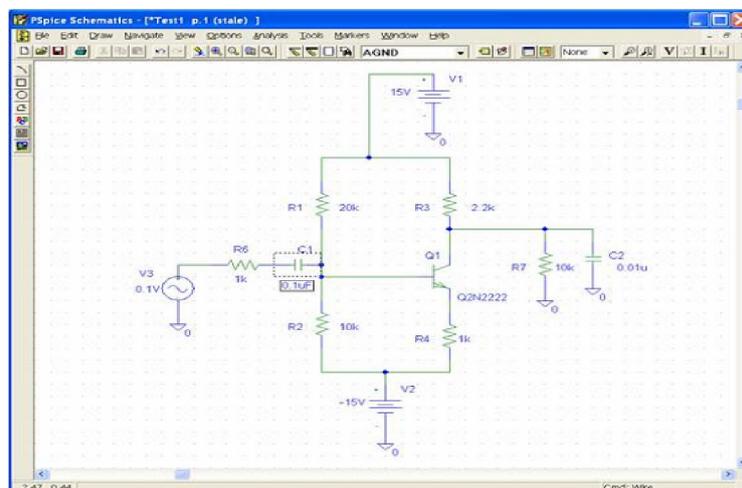


Pour insérer un composant, utilisez le menu déroulant Dessiner, puis sélectionnez Obtenir une nouvelle pièce (ou utilisez le raccourci Ctrl-G). Cela fera apparaître une boîte de dialogue qui vous permettra de sélectionner des parties des bibliothèques. Si la partie que vous souhaitez ne figure pas dans la liste, essayez une autre bibliothèque - des composants tels que des transistors seront probablement présents. eval.slb, tandis que des éléments tels que les sources de tension seront en analog.slb. Sélectionnez la partie souhaitée et placez-la sur le schéma:

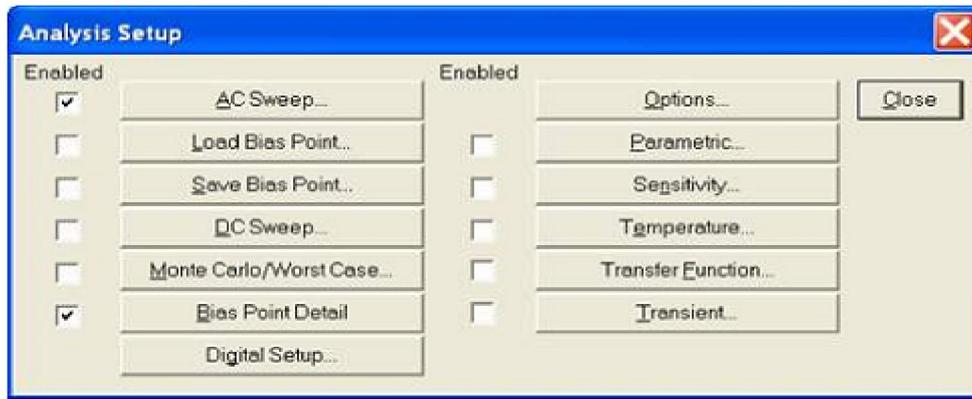


Continuez à placer les composants dont vous avez besoin. (Si vous avez besoin d'un composant du même type que celui que vous avez déjà placé, vous pouvez utiliser la commande Draw -

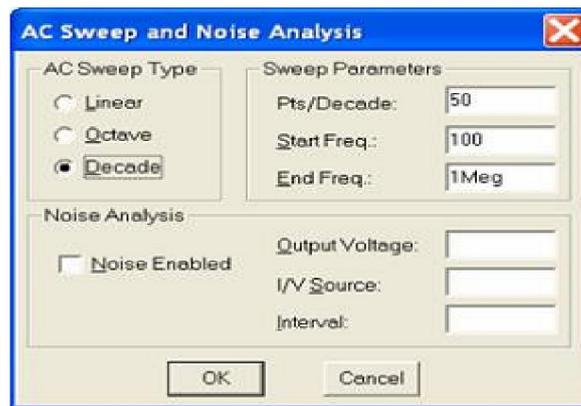
Raccourci pour placer une partie (Ctrl-P.) Vous pouvez faire pivoter un objet en cliquant dessus pour le mettre en surbrillance, puis utiliser Edition - Rotation (ou Ctrl-R). Vous pouvez changer la valeur d'un composant en double-cliquant sur la valeur du composant et en entrant une nouvelle valeur. Vous pouvez connecter des composants ensemble en plaçant des fils - Dessin - Fil (ou Ctrl-W). Assurez-vous de placer une masse analogique (AGND). Utilisez le composant VDC pour les alimentations en courant continu et VAC pour le signal sources. Une fois terminé, vous aurez quelque chose qui ressemble à ceci:



Assurez-vous de sauvegarder le fichier, puis allez à Analysis - Setup. Ici, vous indiquerez à PSpice ce que vous voulez faire. Sélectionnez toujours Détail du point de biais. Dans ce cas, nous sélectionnerons également AC Sweep qui donnera la réponse en fréquence du circuit.

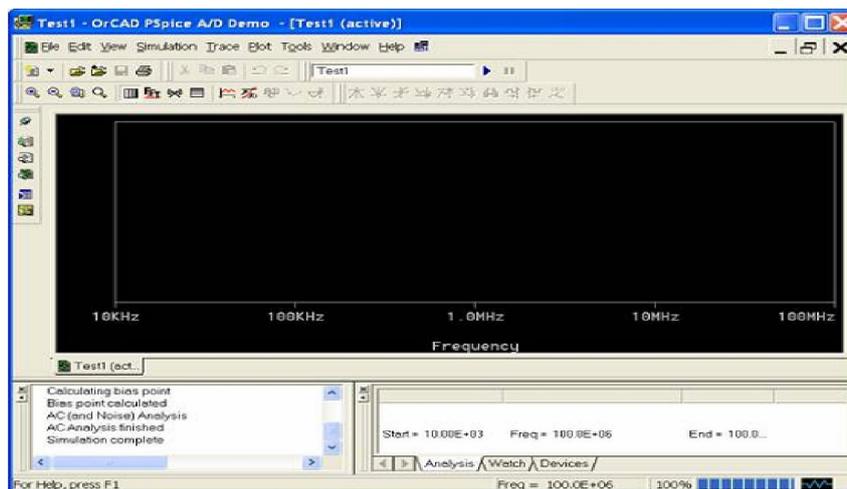


Cliquez sur AC Sweep pour indiquer la plage de fréquences que vous souhaitez utiliser:



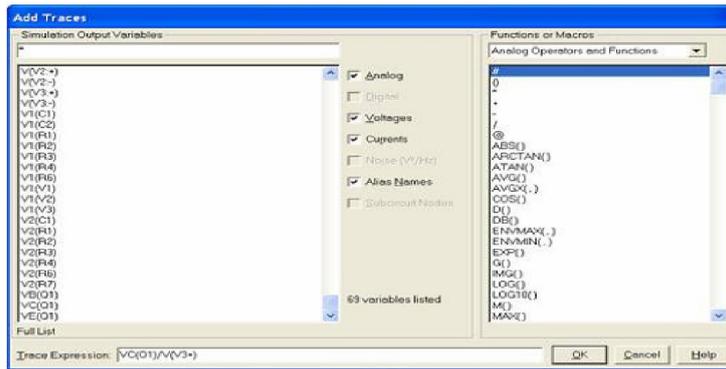
Ici, nous allons couvrir les fréquences de 100 Hz à 1 MHz. (Remarque: utilisez Meg pour 106

. Si vous utilisez M, PSpice interprétera cela comme un milli (10-3).) Maintenant choisissez Analyse - Simulate s'exécutera et PSpice s'exécutera et affichera une fenêtre d'analyse:

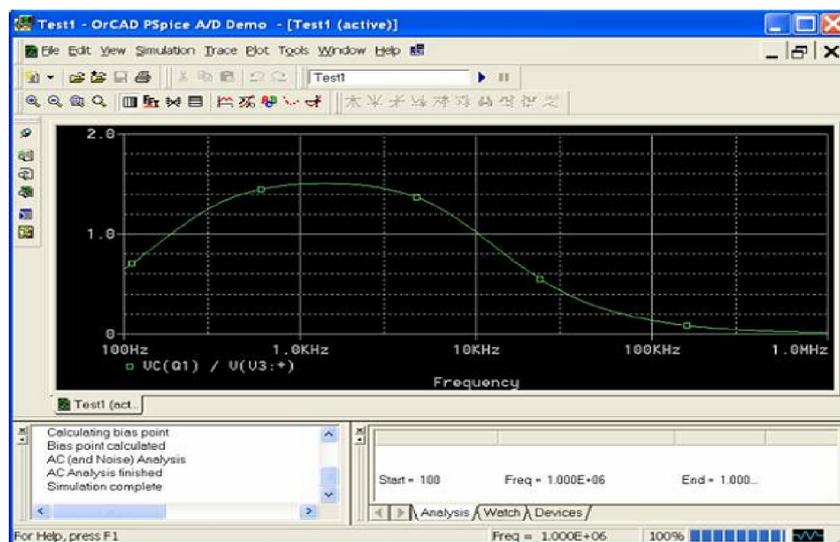


Dans cette fenêtre, choisissez Trace - Ajouter une trace. Puisque nous nous intéressons au gain du circuit, nous voulons tracer la tension de sortie divisée par la tension d'entrée. La tension de sortie est la tension

sur le collecteur de Q1 et la tension d'entrée est la tension sur la borne + de V3. Nous avons donc tracé $V_C(Q1) / V(V3+)$.

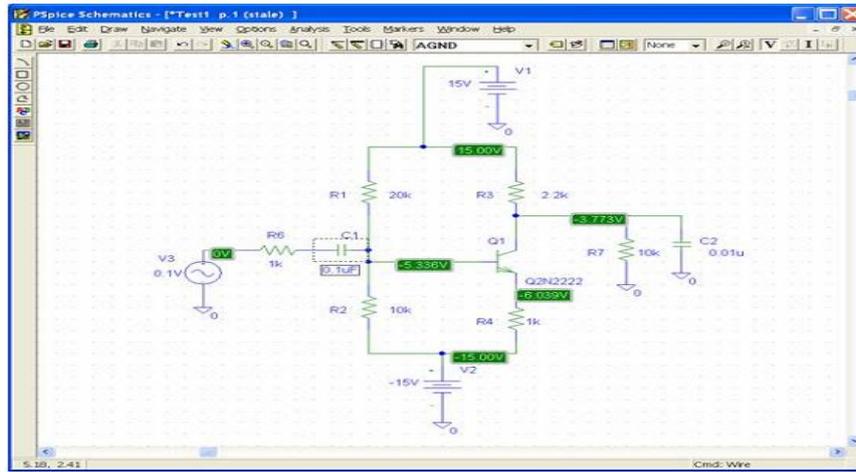


Nous voyons maintenant le tracé de la réponse en fréquence:



Nous voyons que le circuit a un gain d'environ 1,5 à une fréquence de 1 kHz. La valeur théorique est d'environ $(R_L \parallel R_C) / R_E$, ou 1.8.

Pour voir les tensions et les courants de polarisation, vous pouvez consulter le fichier de sortie ASCII. Cependant, il est plus facile de revenir au programme Schematic et de sélectionner Analyse - Afficher les résultats sur Schematic puis Activer l'affichage de la tension et / ou Activer l'affichage du courant. Voici le schéma avec les tensions de polarisation affichées:



Il est instructif de regarder le fichier de sortie ASCII. Et voici une partie:

```
Q_Q1 $N_0002 $N_0001 $N_0003 Q2N2222
R_R4 $N_0004 $N_0003 1k
R_R2 $N_0004 $N_0001 10k
C_C2 $N_0002 0 0.01u
V_V2 $N_0004 0 -15V
R_R6 $N_0006 $N_0005 1k
V_V3 $N_0006 0 DC 0V AC 0.1V
V_V1 $N_0007 0 15V
R_R1 $N_0001 $N_0007 20k
R_R3 $N_0002 $N_0007 2.2k
R_R7 0 $N_0002 10k
C_C1 $N_0005 $N_0001 0.1uF
```

C'est le type de fichier dont Spice a besoin - il montre que Q1 est un transistor 2N2222 et que son collecteur est connecté au nœud 2, sa base au nœud 1 et son émetteur au nœud 3. Plus tard dans le fichier de sortie, nous trouvons les spécifications du transistor 2N2222:

```
Q2N2222
NPN
IS 14.340000E-15
BF 255.9
NF 1
VAF 74.03
IKF .2847
ISE 14.340000E-15
NE 1.307
BR 6.092
NR 1
RB 10
RC 1
CJE 22.010000E-12
MJE .377
```

CJC 7.306000E-12
MJC .3416
TF 411.100000E-12
XTF 3
VTF 1.7
ITF .6
TR 46.910000E-09
XTB 1.5
CN 2.42
D .87

Le modèle Spice standard suppose que le 2N2222 a un β de 255,9. Vous pouvez modifier le modèle de transistor si vous souhaitez utiliser une valeur différente de β .

Nous pouvons également voir les tensions de polarisation aux nœuds:

```
NODE VOLTAGE  NODE VOLTAGE
($N_0001) -5.3359 ($N_0002) -3.7732
($N_0003) -6.0390 ($N_0004) -15.0000
($N_0005) 0.0000 ($N_0006) 0.0000
($N_0007) 15.0000
```