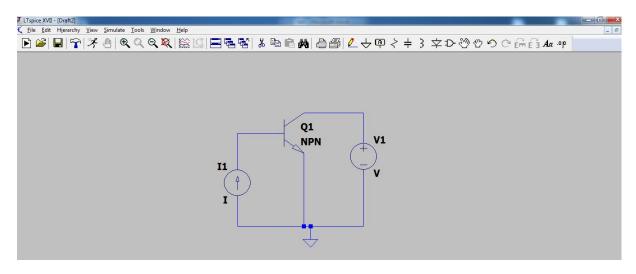
جامعة محمد بوخياف - المسيلة Université Mohamed Boudiaf - M'sila

Université de M'sila Faculté de technologie Département d'électronique 1^{ere} année Master microélectronique

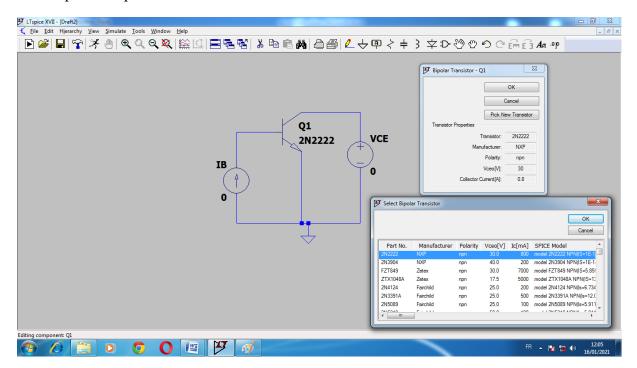
Module : conception des circuits intégrés analogiques

TP1 : Simulation des caractéristiques électriques des diodes et transistors bipolaire <u>I) (partie2): Etude de la caractéristique de sortie du transistor bipolaire (BJT)</u>

1- ouvrir une nouvelle fenêtre et saisir le schéma suivant:



2- cliquer sur le composant désiré (bouton droit) et attribuer : les noms et les valeurs des sources (source de courant IB et source de tension VCE) et le model du transistor choisi: 2N2222 par exemple.



3- dans le menu **simulation**; choisir **édit simulation** puis **DC SWEEP** et spécifier les données suivante:

1ere sources VCE

> type de balayage: linéaire

> valeur de départ: 0

> valeur d'arrêt: 5

> incrément:10m

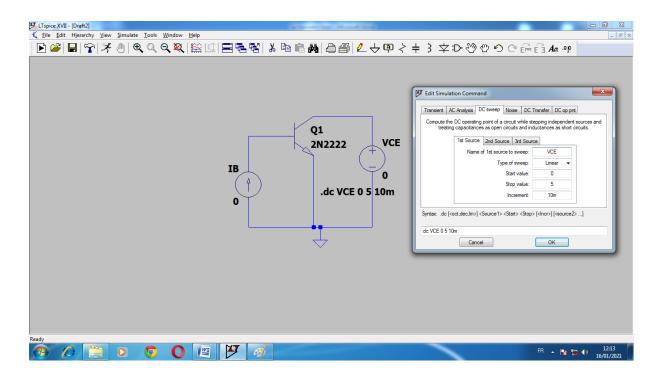
2eme sources IB

> type de balayage: linéaire

> valeur de départ: 0

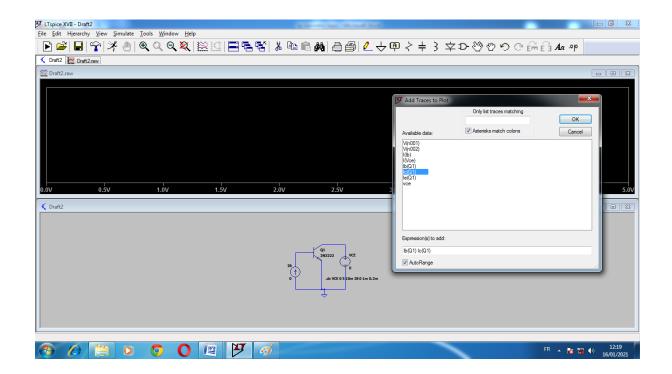
> valeur d'arrêt: 1m

incrément:0.2m

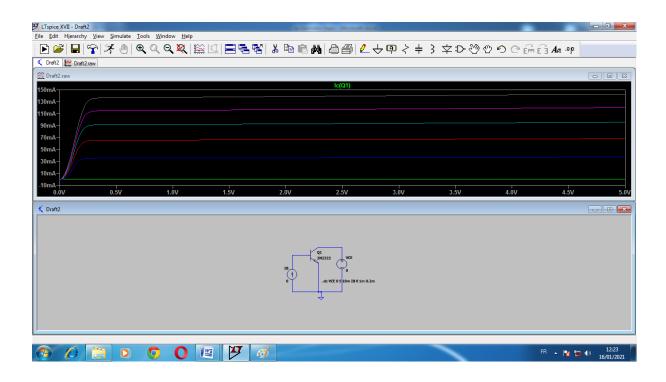


4- cliquer sur le bouton RUN et visualiser la caractéristique IC(Q1):

RUN \rightarrow BOUTON DROIT SUR LE CHAMPS NOIR \rightarrow ADD TRACES \rightarrow IC(Q1):



on obtient le réseau de caractéristiques suivant:



- 5- commenter les courbe?
- 6- modifier le type de transistor et refaire le même travail?

REF : Fabrice sincère, simulation avec LTspice, réseau de caractéristiques d'un transistor NPN